PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-235935

(43)Date of publication of application: 08.09.1998

(51)Int.CI.

B41J 2/44 B41J 2/45 B41J 2/455 H01L 33/00

(21)Application number: 09-044095

(71)Applicant : OKI DATA:KK

(22)Date of filing:

27.02.1997

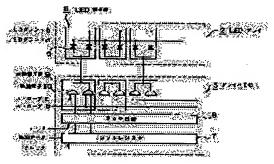
(72)Inventor: NAKAJIMA NORIO

(54) DRIVER IC AND LED PRINT HEAD

(57) Abstract:

PROBLEM TO BE SOLVED: To provide an LED print head which can facilitate interchangeability between a dynamic system and a static system without changing a data transfer system.

SOLUTION: An LED array having a constitution wherein a plurality of LED element groups 6 are formed by making the input sides of adjacent LED elements 5 common and a driving order is given to the LED elements 5 of each LED element group 6, while the output sides of the LED elements 5 having the same driving order are made common and also so provided that they can be grounded by LED ground lines (a) and (b), and driver IC having a constitution wherein a plurality of drive element groups 9 are formed by making the output sides of adjacent drive elements 10 common and the driving order is given to the drive elements 10 of each drive element group 9, while the input sides of the drive elements 9 having the same driving order are made common by strobe signal lines (a) and (b), are provided



and the input side of each LED element group 6 and the output side of the drive element group 9 are connected together. A strobe signal outputted in conformity with the timing of grounding is received and the LED elements 5 are driven by a dynamic system on the basis of the content of a latch circuit 8 holding drive data received in one lot, in the same way as in an LED print head of a static system.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平10-235935

(43)公開日 平成10年(1998)9月8日

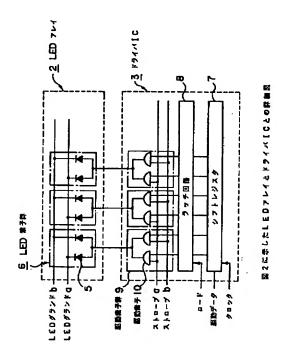
	設別記号 44 45 455	FI B41J 3/21 H01L 33/00	L J L
H01L 33/	00	審查請求 未請求	請求項の数2 OL (全 4 頁
(21)出顯番号	特顧平9-44095	(71)出願人 59104416 株式会社	
(22)出願日	平成9年(1997)2月27日	東京都港区芝浦四丁目11番地22号 (72)発明者 中島 即夫 東京都港区芝浦4丁目11番地22号 株式会 社沖データ内	
		(74)代理人 弁理士	大西 健治
·			
•			

(54) 【発明の名称】 ドライパICとLEDプリントヘッド

(57)【要約】

【課題】 データ転送方式を変更せずに、ダイナミック 方式とスタティック方式との互換性を容易に成し得るL EDプリントヘッドを提供する。

【解決手段】 隣接するLED素子5の入力側を共通化して複数のLED素子群6を形成し、各LED素子群6のLED素子5に駆動順位を付与し、同じ駆動順位を有するLED素子5の出力側を共通化するとともにLEDグランド線a。 bにより接地自在に設けたLEDアレイと、隣接する駆動素子10の出力側を共通化して複数の駆動素子群9を形成し、各駆動原位を有する駆動素子10に駆動順位を付与し、同じ駆動順位を有する駆動素子9の入力側を各ストローブ信号線a。 bにより共通化の大力側を各ストローブ信号線a。 bにより共通化と下ライバICとを設け、各LED素子群6の入力側とを接続し、接地するタイミングに合わせて出力されるストローブ信号を受信し、スタティック方式のLEDブリントへッドと同様に、一括して受信した駆動データを保持するラッチ回路8の内容に基づいてLED素子5をダイナミック方式で駆動させる。



【特許請求の範囲】

【請求項1】 駆動素子と、駆動素子に出力する駆動データを保持する駆動データ保持手段とを有し、ストローブ信号により駆動データ保持手段の内容に基づいて駆動素子を駆動させるドライバICにおいて、

隣接する駆動素子の出力側を共通化して複数の駆動素子群を形成し、各駆動素子群の駆動素子に駆動順位を付与し、同じ駆動順位を有する駆動素子の入力側を各ストローブ信号線により共通化させ、駆動データ保持手段に一括保持した駆動データをストローブ信号により駆動順位 10にしたがって出力することを特徴としたドライバIC。 【請求項2】 ライン状に配列させたLED素子に駆動順位を付与し、ドライバICにより駆動させるLEDブ

隣接するLED素子の入力側を共通化して複数のLED 素子群を形成し、各LED素子群のLED素子に駆動順位を付与し、同じ駆動順位を有するLED素子の出力側を共通化するとともに接地自在に設け、各LED素子群の入力側と請求項1記載のドライバICの駆動素子群の出力側とを接続し、接地するタイミングに合わせて出力 20 されるストローブ信号を受信し、駆動データ保持手段の内容に基づいてLED素子を駆動させることを特徴とし

たLEDブリントへッド。 【発明の詳細な説明】

リントヘッドにおいて、

[0001]

【発明の属する技術分野】本発明は、電子写真記録装置、複写機、ファクシミリ装置等に搭載されるドライバ ICとLEDプリントヘッドとに関する。

[0002]

【従来の技術】従来、電子写真ブリンタ、複写機、ファクシミリ装置等に用いられるLED(発光ダイオード)ブリントヘッドには、印刷用紙の搬送方向に対して直交する方向にライン状に配列させたLED素子に駆動順位を付与し、ドライバICにより順に駆動させるものがある。ドライバICは駆動素子と、駆動素子に出力する駆動データを保持する駆動データ保持手段とを有し、ストローブ信号により駆動データ保持手段の内容に基づいて駆動素子を駆動させる。

【0004】他方、ダイナミック方式のLEDブリントへッドは、印刷制御部から1ライン分の駆動データを複数回に分けて受信するドライバICを備えている。例えば、奇数番目の駆動データを先に受信してLED素子を駆動し、次に偶数番目の駆動データを受信してLED素子を駆動する。

[0005]

-【発明が解決しようとする課題】従来のLEDブリント ヘッドにあっては、ダイナミック方式に代えてスタティ

ック方式を搭載しようとする場合、印刷制御部側のデータ転送方式を大幅に変更しなければならない問題点があった。

【0006】本発明はデータ転送方式を変更せずに、ダイナミック方式とスタティック方式との互換性を容易に成し得るLEDプリントへッドを提供することを目的としている。

[0007]

【課題を解決するための手段】上記目的を達成するため に本発明のLEDプリントヘッドにおいては、隣接する 駆動素子の出力側を共通化して複数の駆動素子群を形成 し、各駆動素子群の駆動素子に駆動順位を付与し、同じ 駆動順位を有する駆動衆子の入力側を各ストローブ信号 線により共通化させ、駆動データ保持手段に一括保持し た駆動データをストローブ信号により駆動順位にしたが って出力するドライバICを備え、隣接するLED素子 の入力側を共通化して複数のLED素子群を形成し、各 LED素子群のLED素子に駆動順位を付与し、同じ駆 動順位を有する駆動素子の出力側を共通化するとともに 接地自在に設け、各LED素子群の入力側と上述したド ライバ【Cの駆動素子群の出力側とを接続し、接地する タイミングに合わせて出力されるストローブ信号を受信 し、駆動データ保持手段の内容に基づいてLED素子を 駆動させるようにしたものである。

[00081

【発明の実施の形態】本発明の実施の形態について図面を参照しながら説明する。尚、各図面に共通な要素には 30 同一符号を付す。

【0009】図2は実施の形態によるダイナミック方式のLEDプリントへッドのブロック図であり、LEDアレイ2とLEDアレイ2を駆動するドライバIC3とが、基板4にそれぞれ複数配置されてある。LEDアレイ2には接地自在に設けられたLEDグランド線a、bが接続されてあり、ドライバIC3にはLEDアレイ2を駆動するストローブ信号線a、bが接続されてある。【0010】図1は図2に示したLEDアレイとドライバICとの詳細図である。LEDアレイ2にはLED素子5が印刷用紙の搬送方向に対して直交するライン方向へ高密度、例えば600DPI(ドット/インチ)に配列されてある。

【0011】LED素子5は隣接する2個でLED素子群6を構成する。即ち、LED素子群6は奇数番目のLED素子5とで構成され、奇数番のLED素子5のカソード側がLEDグランド線αに接続してあり、偶数番のLED素子5のカソード側がLEDグランド線bに接続してある。

【0012】したがって、LEDグランド線aが接地さ 50 れると奇数番目のLED素子5が同時に駆動し、LED 3

グランド線 b が接地されると偶数番目のLE D素子5が 同時に駆動する。また、各LE D素子群6のアノード側 は共通化された入力端子を有する。

【0013】ドライバIC3にはLED素子5の駆動データを保持する駆動データ保持手段としてのシフトレジスタ7及びラッチ回路8と、LED素子5を駆動する駆動素子群9とが設けてある。

【0014】シフトレジスタ7はクロック信号により駆動データを取り込み、ラッチ回路8はシフトレジスタ7に取り込まれた駆動データをロード信号によりラッチし、駆動素子群9はLED素子群6の入力端子に接続する共通化された出力端子を有し、接地されるタイミングに合わせて駆動データ保持手段の内容に基づきストローブ信号線a、bによりLEDアレイ2を駆動する。

【0015】駆動素子群9はLED素子群6のLED素子数と同数の論理積素子からなる駆動素子10(以後AND素子10と記す)で構成されている。即ち、奇数番、偶数番のLED素子5と対応するAND素子10をそれぞれ奇数番のAND素子10、偶数番のAND素子10とすると、奇数番のAND素子10の一方の入力端20子はストローブ信号線aに接続され、偶数番のAND素子10の一方の入力端子はストローブ信号線aに接続され、偶数番のAND素子10の一方の入力端子はストローブ信号線bに接続されている。

【0016】また、奇数番及び偶数番のAND素子10の他方の入力端子はそれぞれラッチ回路8の出力端子に接続されている。奇数番及び偶数番のAND素子10の出力側が共通化され、LED素子群6の入力端子とワイヤボンディングにより接続されている。

【0017】図3は実施の形態によるLEDブリントへッドのタイムチャートであり、(A)~(F)はそれぞ 30れ駆動データ、ロード信号、ストローブ信号a. b. L EDグランドa. bを示し、クロック信号とともにマイクロブロセッサを有する図示せぬ印刷制御部により制御される

【0018】次に動作について図3に示したタイムチャートに従って説明する。時刻t1から時刻t2までの間にクロック信号により1ライン分の駆動データを図示せぬ印刷制御部からシフトレジスタ7に取り込む。

【0019】時刻t3で、ロード信号によりシフトレジ 2 スタ7に取り込んだ駆動データをラッチ回路8にラッチ 40 3 する。 6

【0020】時刻t4でLEDグランドaが接地され、 時刻t5でストローブ信号aがオンにされてラッチ回路 8の駆動データに基づき奇数番目のLED素子5が駆動 される。

【0021】時刻t6でLEDグランドbが接地され、時刻t7でストローブ信号bがオンにされてラッチ回路8の駆動データに基づき偶数番目のLED索子5が駆動される。

[0022]

【発明の効果】本発明は、以上説明したように構成されているので以下に記載される効果を奏する。隣接する駆動素子の出力側を共通化して複数の駆動素子群を形成し、各駆動素子群の駆動素子に駆動順位を付与し、同じ駆動順位を有する駆動素子の入力側をストローブ信号線により共通化させ、駆動データ保持手段に一括保持した駆動データをストローブ信号により駆動順位に出力するドライバICをLEDブリントヘッドに備えたことにより、スタティック方式のLEDブリントヘッドと同様に、駆動データを印刷制御部から一括して受信でき、データ転送方式を変更せずにダイナミック方式でLED素子を駆動できる。

【0023】また、各LED素子群の駆動素子を駆動順位にしたがって駆動させるので、1つのラインの発光がほぼ均等に分けられ、LED素子の同時発光による電圧降下の最大値を小さくできる。

【0024】また、ワイヤボンディングにより接続されるLEDアレイの入力側とドライバICの出力側とを、駆動索子群の出力側とLED索子群の入力側とをそれぞれ共通化して接続しているので、技術的に困難なワイヤ密度の高度化に頼らずともLEDへッドを高密度化することができ、繊細な画像を得ることができる。

【図面の簡単な説明】

【図1】図2に示したLEDアレイとドライパICとの詳細図である。

【図2】実施の形態によるダイナミック方式のLEDブリントへッドのブロック図である。

【図3】実施の形態によるLEDブリントヘッドのタイムチャートである。

【符号の説明】

- 1 LEDプリントヘッド
- 2 LEDアレイ・
- 3 ドライバIC
- 6 LED素子群
- 9 駆動素子群

[図1]

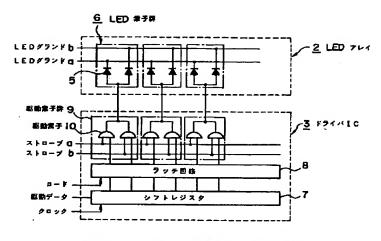
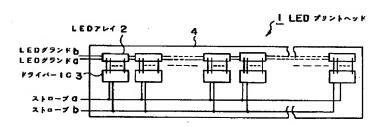


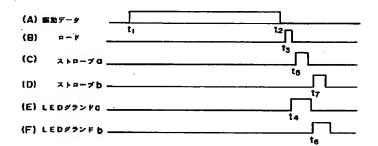
図2に示したLEDアレイとドライバICとの詳報図

【図2】



異葉の形態によるダイナミック方式のLED プリントヘッドのブロック図

[図3]



実算の形態によるLEDプリントヘッドのタイムティート